

(12) United States Patent

Tanoi

(10) Patent No.:

US 6,441,841 B1

(45) Date of Patent:

Aug. 27, 2002

(54) PICTURE COMBINING TECHNIQUE IN MULTIPOINT CONTROL UNIT

(75) Inventor: Toshiyuki Tanoi, Tokyo (JP)

(73) Assignee: NEC Corporation, Tokyo (JP)

Subject to any disclaimer, the term of this (*) Notice: patent is extended or adjusted under 35 U.S.C. 154(b) by 48 days.

(21) Appl. No.: 09/645,495

(22)Filed: Aug. 25, 2000

(30)Foreign Application Priority Data

(JP) 11-237694 Aug. 25, 1999 Int. Cl.⁷ H04N 7/14

U.S. Cl. 348/14.07; 348/14.08; (52)348/14.09

Field of Search 348/14.08, 14.09, 348/14.1, 14.11, 14.12, 14.13, 14.14, 14.01, 14.04, 14.07; 370/260, 261; 709/204, 205; H04N 7/14 (56)

References Cited

U.S. PATENT DOCUMENTS

5,453,780 A * 9/1995 Chen et al. 348/14.11

* cited by examiner

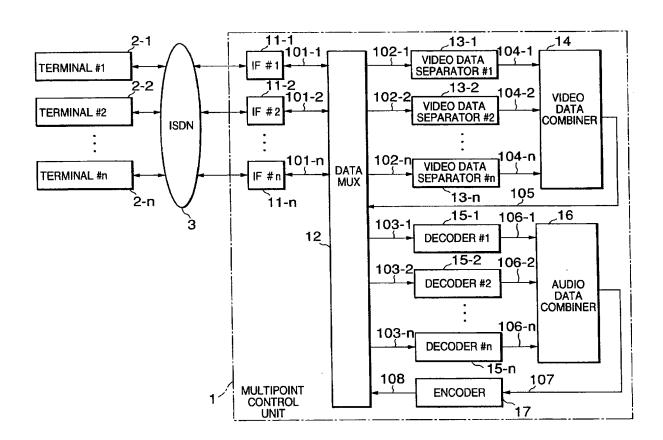
Primary Examiner-Melur. Ramakrishnaiah

(74) Attorney, Agent, or Firm-McGinn & Gibb, PLLC

ABSTRACT

A combined picture data generating apparatus allowing the dramatically reduced amount of hardware of a multipoint control unit for a videoconference system is disclosed. An intra-frame coding picture is extracted from each of terminal picture data signals received from videoconference terminals. Intra-frame coding pictures extracted from the terminal picture data signals are combined to produce a combined picture data signal providing each of the videoconference terminals with a partitioned display screen having separate portions corresponding to respective ones of the videoconference terminals.

10 Claims, 5 Drawing Sheets



(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2001-69474 (P2001-69474A)

(43)公開日 平成13年3月16日(2001.3.16)

(51) Int.Cl.7

H04N 7/15

識別記号

640

F I H O 4 N 7/15 テーマコード(参考)

640A 5C064

審査請求 有 請求項の数6 OL (全 9 頁)

(21)出願番号

特願平11-237694

(71)出願人 000004237

(22)出顧日

平成11年8月25日(1999.8.25)

日本電気株式会社 東京都港区芝五丁目7番1号

果从你恰区之五] 日 (备 1 7

(72)発明者 田野井 寿行

東京都港区芝五丁目7番1号 日本電気株

式会社内

(74)代理人 100088812

弁理士 ▲柳▼川 信

Fターム(参考) 5C064 AA02 AB03 AC13 AD02 AD09

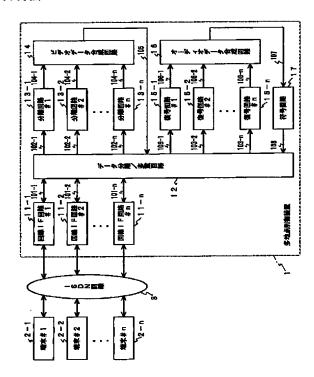
AD14

(54) 【発明の名称】 多地点制御装置及びそれに用いる映像表示方法

(57)【要約】

【課題】 H. 261ビデオデータ復号化を行うことなく、少ない回路規模で簡易ながら画面合成表示を行うことが可能な多地点制御装置を提供する。

【解決手段】 H. 221データ分離/多重回路12は H. 221受信データからH. 221フレーム同期を検出し、ビデオデータ及びオーディオデータを分離する。 H. 261ビデオデータ分離回路13-1~13-nはビデオデータの誤り訂正復号化を行った後、フレーム内符号化されたイントラフレームのみを検出して1フレーム分のQCIFビデオデータを分離してビデオデータを出力する。H. 261ビデオデータ合成回路14は1フレーム分のビデオデータを一つのCIFフレームに合成し、これに各種へッダを付け直して再び誤り訂正符号化を行い、H. 261ビデオデータを出力する。



【特許請求の範囲】

【請求項1】 テレビ会議端末間の多地点会議制御を行う多地点制御装置であって、前記テレビ会議端末各々からの多重化データの中からビデオデータのピクチャヘッダを検出してフレーム内符号化されたイントラフレームビデオデータのみを抽出する抽出手段と、前記抽出手段で抽出されたイントラフレームビデオデータを合成する合成手段とを有することを特徴とする多地点制御装置。

【請求項2】 前記抽出手段は、前記多重化データの中から分離したビデオデータからビデオフレームの先頭を検出し、このビデオフレームがイントラフレームの場合のみに対して各種ヘッダを終端し、前記ビデオフレームを1フレーム分分離してビデオデータとして出力するよう構成したことを特徴とする請求項1記載の多地点制御装置。

【請求項3】 前記合成手段は、前記抽出手段で分離された1フレーム分のビデオデータを合成して1フレーム分のビデオデータを作成するとともに、各種ヘッダを再構成してビデオデータとして出力するよう構成したことを特徴とする請求項2記載の多地点制御装置。

【請求項4】 テレビ会議端末間の多地点会議制御を行う多地点制御装置の映像表示方法であって、前記テレビ会議端末各々からの多重化データの中からビデオデータのピクチャヘッダを検出してフレーム内符号化されたイントラフレームビデオデータのみを抽出し、その抽出されたイントラフレームビデオデータを合成するようにしたことを特徴とする映像表示方法。

【請求項5】 前記イントラフレームビデオデータのみを抽出する際に、前記多重化データの中から分離したビデオデータからビデオフレームの先頭を検出し、このビデオフレームがイントラフレームの場合のみに対して各種へッダを終端し、前記ビデオフレームを1フレーム分分離してビデオデータとして出力するように成したことを特徴とする請求項4記載の映像表示方法。

【請求項6】 前記イントラフレームビデオデータを合成する際に、前記分離された1フレーム分のビデオデータを合成して1フレーム分のビデオデータを作成するとともに、各種へッダを再構成してビデオデータとして出力するようにしたことを特徴とする請求項5記載の映像表示方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は多地点制御装置及び それに用いる映像表示方法に関し、特に多地点テレビ会 議における映像表示方法に関する。

[0002]

【従来の技術】従来、多地点テレビ会議においては、映像表示方式として話者検出による映像切替と画面合成とによる表示を行うのが一般的である。この方式についてはITU-T(International Tele

communicationUnion—Telecommunication Standardization Standardization Sector) H. 243 (2Mbpsまでのディジタル・チャネルを利用したオーディオ・ビジュアル多地点間通信のための端末間通信設定手順)に詳しく記載されている。

【0004】多地点制御装置4は回線インタフェース (IF)回路 (#1~#n)11-1~11-nと、 H. 221データ分離/多重回路12と、H. 261ビデオデータ復号回路 (#1~#n)41-1~41-n と、ビデオデータ合成回路42と、オーディオデータ復号回路 (#1~#n)15-1~15-nと、オーディオデータ合成回路16と、オーディオデータ符号回路17とから構成されている。

【0005】回線インタフェース回路11-1~11nは端末2-1~2-nに対応した回線データを終端 し、H. 221送信及び受信データ101-1~101 -nを出力する。

【0006】H. 221データ分離/多重回路2はH. 221受信データ101-1~101-nからH. 221フレーム同期を検出し、ビデオデータ102-1~102-n及びオーディオデータ103-1~103-nを分離するとともに、ビデオ合成データ402及び符号化されたオーディオ合成データ108を多重化して各端末2-1~2-nに分配する機能を有する。

【0007】H. 261ビデオデータ復号回路41-1~41-nはビデオデータ102-1~102-nを復号化し、ビデオデータ401-1~401-nを出力する。ビデオデータ合成回路42はビデオデータ401-1~401-nを加算し、ビデオ合成データ402を出力する。

【0008】オーディオデータ復号回路 $15-1\sim15$ - nはオーディオデータ $103-1\sim103-$ nを復号化し、オーディオデータ $106-1\sim106-$ nを出力する。オーディオデータ合成回路16はオーディオデータ $106-1\sim106-$ nを加算し、オーディオ合成データ107を出力する。

【0009】オーディオデータ符号回路17はオーディオ合成データ107を符号化し、符号化されたオーディオ合成データ108を出力する。これらの詳細についてはITU-T H.231[2Mbpsまでのオーディ

オ・ビジュアルシステム用多地点制御装置 (Multipoint Control Unit)] に記載されている。

[0010]

【発明が解決しようとする課題】上述した従来の多地点テレビ会議システムでは、一般的に画面合成を行う場合、各地点からの端末データをそれぞれ復号化して映像データに戻してから合成、符号化する手法が用いられており、回路規模が大きくなるという問題がある。すなわち、従来の多地点テレビ会議システムでは、図6に示すように、多地点制御装置4にH.261ビデオデータ復号化回路41-1~41-nが必要となる。

【0011】そこで、本発明の目的は上記の問題点を解消し、H.261ビデオデータ復号化を行うことなく、少ない回路規模で簡易ながら画面合成表示を行うことができる多地点制御装置及びそれに用いる映像表示方法を提供するものである。

[0012]

【課題を解決するための手段】本発明による多地点制御装置は、テレビ会議端末間の多地点会議制御を行う多地点制御装置であって、前記テレビ会議端末各々からの多重化データの中からビデオデータのピクチャヘッグを検出してフレーム内符号化されたイントラフレームビデオデータのみを抽出する抽出手段と、前記抽出手段で抽出されたイントラフレームビデオデータを合成する合成手段とを備えている。

【0013】本発明による多地点制御装置の映像表示方法は、テレビ会議端末間の多地点会議制御を行う多地点制御装置の映像表示方法であって、前記テレビ会議端末各々からの多重化データの中からビデオデータのピクチャヘッダを検出してフレーム内符号化されたイントラフレームビデオデータのみを抽出し、その抽出されたイントラフレームビデオデータを合成するようにしている。【0014】すなわち、本発明の多地点制御装置は、ITU-T H.320に準拠したテレビ会議端末間の多地点会議制御を行う装置において、簡易的なビデオ合成を実現するために、各テレビ会議端末からのH.221多重化データの中からビデオデータのピクチャヘッダを検出してフレーム内符号化されたイントラフレームビデオデータのみを抽出する機能と、さらにこのビデオデータを合成する機能とを有している。

【0015】より具体的に、本発明の多地点制御装置は、ISDN回線を経由して複数地点(n地点)のテレビ会議端末が接続された装置であり、その装置内に、H.261ビデオデータ分離回路及びH.261ビデオデータ合成回路を配設している。

【0016】このH. 261ビデオデータ分離回路は H. 221データ分離/多重回路において、分離した H. 261ビデオデータからビデオフレームの先頭を検 出し、さらにこのビデオフレームがイントラフレームの 場合のみに対して各種ヘッダを終端し、ビデオデータ (実際には変換係数)を1フレーム分分離してビデオデータとして出力する回路である。

【0017】また、H. 261ビデオデータ合成回路は H. 261ビデオデータ分離回路で分離された1フレーム分のビデオデータを合成し、1フレーム分のビデオデータを作成するとともに、各種へッダを再構成してH. 261ビデオデータとして出力する回路である。但し、ここで、各端末の符号化モードはQCIF(Quarter Common Intermadiate Format)フォーマットであることを前提としている。【0018】したがって、多地点会議において各端末からのビデオデータをそれぞれH. 261(オーディオ・ビジュアル・サービス用p×64kbpsビデオコーデック)の復号化を行うことなく、合成画面を静止画として表示することが可能となり、少ない回路規模で簡易的な画面合成表示を行うことが可能となる。

[0019]

【0020】多地点制御装置1は回線インタフェース (IF)回路 (#1~#n)11-1~11-nと、 H. 221データ分離/多重回路12と、H. 261ビデオデータ分離回路 (#1~#n)13-1~13-n と、H. 261ビデオデータ合成回路14と、オーディオデータ復号回路 (#1~#n)15-1~15-n と、オーディオデータ合成回路16と、オーディオデータ符号回路17とから構成されている。

【0021】回線インタフェース回路 $11-1\sim11-$ nは端末 $2-1\sim2-$ nに対応した回線データを終端し、H.221送信及び受信データ $101-1\sim101-$ nを出力する。H.221データ分離/多重回路12はH.221受信データ $101-1\sim101-$ nから H.221 フレーム同期を検出し、ビデオデータ102- n及びオーディオデータ103-1 $\sim103-$ nを分離するとともに、ビデオ合成データ105 及び符号化されたオーディオ合成データ108を多重化して各端末 $2-1\sim2-$ nに分配する機能を有している

【0022】また、H. 221データ分離/多重回路1 2は各端末2-1~2-nからのビデオデータを単に交 換する機能を有しており、その機能の詳細については I TU-T H. 231 [2Mbpsまでのオーディオ・ビジュアルシステム用多地点制御装置(Multipoint Control Unit)] に記載されている。

【0023】H. 261ビデオデータ分離回路13-1~13-nはビデオデータ102-1~102-nの誤り訂正復号化を行った後、フレーム内符号化されたイントラフレームのみを検出して1フレーム分のQCIF(Quarter Common Intermadiate Format)ビデオデータを分離してビデオデータ104-1~104-nを出力する。

【0024】H. 261ビデオデータ合成回路14は1フレーム分のビデオデータ104-1~104-nを一つのCIF(Common Intermadiate Format)フレームに合成し、これに各種ヘッダを付け直して再び誤り訂正符号化を行い、H. 261ビデオデータ105を出力する。

【0025】オーディオデータ復号回路 $15-1\sim15$ ーnはオーディオデータ $103-1\sim103-n$ を復号化し、オーディオデータ $106-1\sim106-n$ を出力する。オーディオデータ合成回路16はオーディオデータ $106-1\sim106-n$ を加算し、オーディオ合成データ107を出力する。オーディオデータ符号回路17はオーディオ合成データ107を符号化し、符号化されたオーディオ合成データ108を出力する。これらの詳細については1TU-T H. 231に記載されている。

【0026】図2は図1のH.261ビデオデータ分離回路13-1の詳細な構成を示すブロック図である。図2において、H.261ビデオデータ分離回路13-1はH.261誤り訂正復号化回路21-1と、ビデオデータ分離回路22-1と、フレームバッファメモリ23-1とから構成されている。

【0027】H. 261誤り訂正復号化回路21-1は ITU-T H. 261に基づいてBCH(Bose Chaudhuri Hocquenghem)誤り復 号化を行い、ビデオデータ201-1を出力する。

【0028】ビデオデータ分離回路22-1はビデオデータ201-1からピクチャヘッダを検出し、フレーム内符号化されたイントラフレームであることを示すフレームメモリ更新信号202-1(2)及びイントラQCIFビデオデータ202-1(1)を出力する。

【0029】フレームバッファメモリ23-1はイントラビデオデータ202-1(1)を1フレーム分書込み、フレームメモリ更新信号202-1(2)によって書込みを更新し、QCIFビデオデータ104-1を出力する。

【0030】尚、図示していないがH. 261ビデオデータ分離回路13-2~13-nは上述したH. 261

ビデオデータ分離回路13-1と同様の構成となっており、その動作もH.261ビデオデータ分離回路13-1と同様である。

【0031】図3は図1のH.261ビデオデータ合成 回路14の詳細な構成を示すブロック図である。図3において、H.261ビデオデータ合成回路14はヘッダ 分離回路31-1~31-nと、バッファメモリ32-1~32-nと、ヘッダ構成回路33と、多重化回路34とから構成されている。

【0032】 \land ッダ分離回路 $31-1 \sim 31-n$ はQC IFビデオデータ $104-1 \sim 104-n$ からピクチャ、GOB (Group Of Block)及びマクロブロック (MB: Macro Block) \land 小ッダを分離し、QCIFビデオデータ $301-1 \sim 301-n$ 及び \land ッグデータ $302-1 \sim 302-n$ として出力する。バッファメモリ $32-1 \sim 32-n$ はQCIFビデオデータ $301-1 \sim 301-n$ を一時的に蓄えておく。

【0033】ヘッダ構成回路33はヘッダデータ302 -1~302-nを合成したビデオデータに対応させて ピクチャ、GOB及びマクロブロックヘッダを生成し、 合成ヘッダデータ304を出力する。

【0034】多重化回路34はバッファメモリ32-1 \sim 32-nから読出したQCIFビデオデータ303- $1\sim$ 303-nを4分割に合成して、さらに合成ヘッダデータ304を多重化し、1フレームのCIFビデオ合成データ105を出力する。

【0035】尚、図1において、H. 261ビデオデータ分離回路 $13-1\sim13-n$ 及びH. 261ビデオデータ合成回路4以外の回路の詳細については公知であり、本発明とは直接関係しないので、その説明は省略する。これらの回路の詳細についてはITU-T H. 231、H. 221(オーディオ・ビジュアル・システムのための $64\sim1920$ k b p s チャネルのフレーム構成)、H. 261(オーディオ・ビジュアル・サービス用p×64 k b p s ビデオコーデック)に記載されている

【0036】図4は本発明の一実施例による映像表示方法の処理動作を示すタイムチャートである。図4においては図2及び図3に示すH. 261ビデオデータ分離回路 $13-1\sim13-n$ 及びH. 261ビデオデータ合成回路4の動作を中心に詳細な動作を示している。これら図 $1\sim$ 図4を参照して本の一実施例による映像表示方法について説明する。

【0037】図4において、aはH. 221データ分離 /多重回路12の出力であるH. 261ビデオデータ102-1~102-nを時間とともに示したものであり、H. 261誤り訂正復号化回路21-1~21-n (H. 261誤り訂正復号化回路21-2~21-nは 図示せず)によって誤り訂正が行われ、bに示すQCI

Fビデオデータ201-1~201-nが得られる。 【0038】このQCIFビデオデータ201-1~2 O1-nはピクチャヘッダとGOBデータとから構成さ れ、ビデオデータ分離回路22-1~22-n(ビデオ データ分離回路22-2~22-nは図示せず)によっ て、このピクチャヘッダの中のタイプ情報ビットが検出 され、このピクチャがフレーム内符号化されたイントラ フレームか否かを判断し、dに示すフレームメモリ更新 信号202-1(2)~202-n(2)を出力する。 【0039】ここで、ピクチャヘッダの中のタイプ情報 ビットをどのように検出し、イントラフレームであるか を判断するための具体的な手段は、本発明の本質ではな いので、その説明は省略するが、例えばタイプ情報の第 3ビット目の"画面凍結解除"がオンの場合、これに続 くGOBデータをイントラフレームであると判断するこ とができる。この動作の詳細についてはITU-T

【0040】フレームバッファメモリ $23-1\sim23-n$ (7) に $1\sim23-n$ に $1\sim33-n$ に 1

H. 261及びH. 230(オーディオ・ビジュアル・

システムのためのフレーム同期の制御・表示信号)に記

載されている。

【0041】このヘッダ分離回路 $31-1\sim31-n$ ではQCIFビデオデータ $104-1\sim104-n$ からfに示すビデオデータ $301-1\sim301-n$ 及びgに示すヘッダデータ $302-1\sim302-n$ を分離し、それぞれバッファメモリ $32-1\sim32-n$ 及びヘッダ構成回路33に出力する。

【0042】それぞれのバッファメモリ32-1~32-nに蓄えられたhに示すQCIFビデオデータ303-1~303-nは多重化回路34によって1フレームに合成されるタイミングで読出され、新しい合成へッダデータ304を付加してiに示すH.261CIFビデオデータ105が得られる。これによって、例えばn=4地点では図5に示す4分割画面合成を表示することが可能となる。

【0043】上述したように、各端末2-1~2-nからのH.261QCIFビデオデータの中で、フレーム内符号化されたイントラフレームデータだけを抜出すことによって、H.261の復号化を行うことなく、静止画の合成画面を各端末2-1~2-nで表示させることができる。

【0044】但し、画面合成表示を行うためには、各端末2-1~2-nから一斉にイントラフレームデータを

送信することができる仕掛けが必要であるが、これは本 発明の本質から外れており、さらに当事者にとっては容 易に類推することができるため、その詳細な説明につい ては省略する。

【0045】このように、各端末2-1~2-nからの H. 261ビデオデータの復号化を行うことなく、合成 画面を各端末2-1~2-nで表示させることができる。尚、これによって得られる合成画面はイントラフレームだけを使用するため、動画として表示することはできない。しかしながら、多地点会議開催中に参加している端末の映像を確認するための簡易的な合成画面表示手段として、小さい回路規模で実現することが可能となる。

[0046]

【発明の効果】以上説明したように本発明によれば、テレビ会議端末間の多地点会議制御を行う多地点制御装置において、テレビ会議端末各々からの多重化データの中からビデオデータのピクチャヘッダを検出してフレーム内符号化されたイントラフレームビデオデータのみを抽出し、その抽出されたイントラフレームビデオデータを合成することによって、H. 261ビデオデータ復号化を行うことなく、少ない回路規模で簡易ながら画面合成表示を行うことができるという効果がある。

【図面の簡単な説明】

【図1】本発明の一実施例による多地点テレビ会議システムの構成を示すブロック図である。

【図2】図1のH. 261ビデオデータ分離回路の詳細な構成を示すブロック図である。

【図3】図1のH. 261ビデオデータ合成回路の詳細な構成を示すブロック図である。

【図4】本発明の一実施例による映像表示方法の処理動作を示すタイムチャートである。

【図5】本発明の一実施例による分割表示画面例を示す 図である。

【図6】従来例による多地点テレビ会議システムの構成 を示すブロック図である。

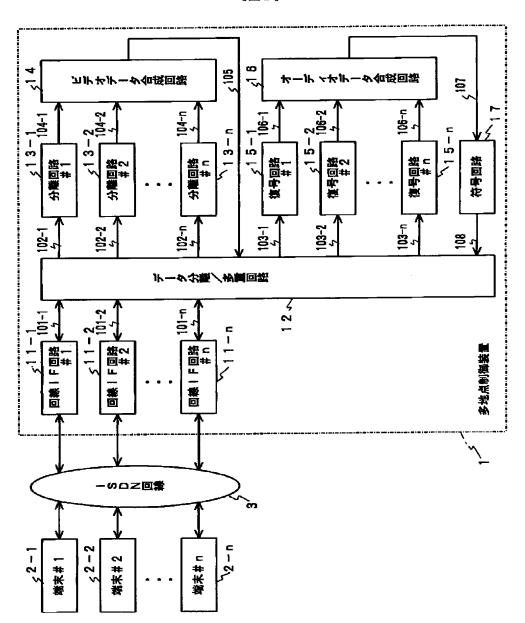
【符号の説明】

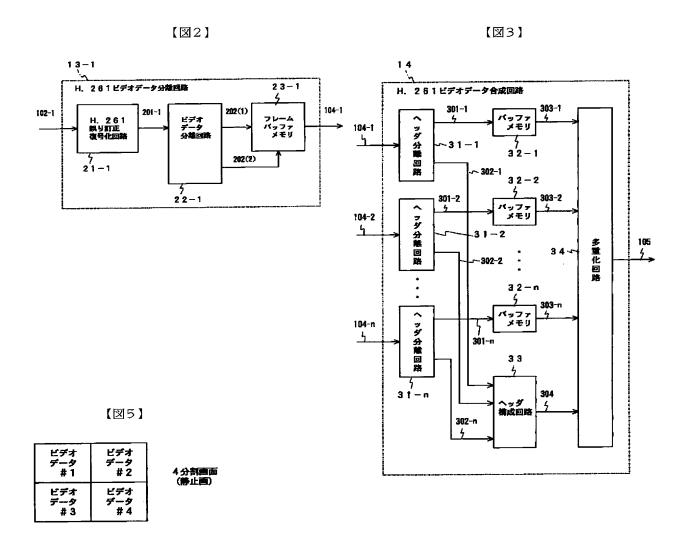
- 1 多地点制御装置
- 2-1~2-n 端末
- 3 ISDN公衆回線
- 11-1~11-n 回線インタフェース回路
- 12 H. 221データ分離/多重回路
- 13-1~13-n H. 261ビデオデータ分離回路
- 14 H. 261ビデオデータ合成回路
- 15-1~15-n オーディオデータ復号回路
- 16 オーディオデータ合成回路
- 17 オーディオデータ符号回路
- 21-1 H. 261誤り訂正復号化回路
- 22-1 ビデオデータ分離回路
- 23-1 フレームバッファメモリ

31-1~31-n ヘッダ分離回路 32-1~32-n バッファメモリ 33 ヘッダ構成回路

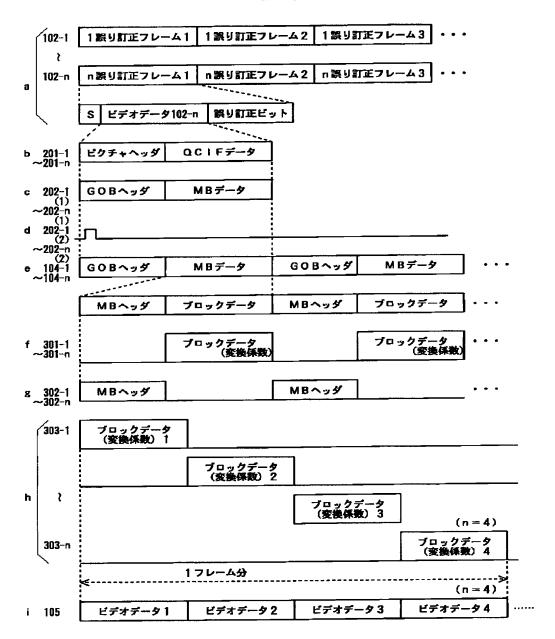
34 多重化回路

【図1】





【図4】



【図6】

